

VAGAS E OPORTUNIDADES JUNHO/2026

Edital 003/2026 - SELEÇÃO DE BOLSISTAS PARA O CENTRO DE COMPETÊNCIA EMBRAPPII CIMATEC EM TECNOLOGIAS QUÂNTICAS

O cronograma geral de atividades de seleção de bolsistas está descrito na tabela a seguir:

	ATIVIDADES	PRAZO
1	Divulgação das Oportunidades	04 de junho de 2026
2	Inscrições (Etapa 1)	De 05 a 11 de junho de 2026
3	Análise Curricular (Etapa 2)	De 12 a 15 de junho de 2026
4	Agendamento das entrevistas	De 16 a 17 de junho de 2026
5	Realização das Entrevistas (Etapa 3)	De 18 a 19 de junho de 2026
6	Divulgação dos Resultados Preliminar (Etapa 4)	26 de junho de 2026
7	Interposição de Recursos	27 de junho 2026
8	Apresentação dos Documentos (Etapa 5)	De 28 a 30 de junho
9	Validação, Homologação e Termo de Outorga (Etapa 6)	10 de julho de 2026
10	Início das Atividades da Bolsa (Data de Início da Bolsa)	A partir da assinatura do Termo de Outorga

Quaisquer alterações serão divulgadas durante as chamadas de disponibilidade no site

<https://quiin.senaicimatec.com.br/vagas>

Na **Tabela 01** são indicadas as oportunidades em aberto.

Código da Vaga	Modalidade da Bolsa	Formação Desejada	Conhecimentos Desejados	Número de Vagas	Carga Horária Semanal	Valor da Bolsa (R\$)	Duração da Bolsa (Meses)	Data de Início da Bolsa
IT-QT-EG38	PD&I QUANTUM - IT	Cursando engenharias, física ou afins.	Conhecimentos em automação e aquisição de dados, processamento de dados, redes de computadores, matemática discreta, instrumentação científica e aceleração de hardware com FPGA. Experiência em desenvolvimento com Python e C/C++, sistemas embarcados e programação de baixo nível. Perfil proativo, com liderança comprovada e facilidade para trabalho em equipe.	1	30h	R\$ 1.500	10	10/07/2026
IT-QT-EG39		Cursando engenharias, física ou afins.	Projeto RTL ou Verificação Funcional e UVM para FPGA/ASIC digital; SystemVerilog (ou HDL equivalente); Arquitetura, Organização e Projeto de Computadores; Aritmética ponto flutuante/ponto fixo (notação Qm.n); Síntese FPFA/ASIC e análise de tempo estática (STA) ou Cobertura de código e Test de regressão; Documentação de projeto de hardware ou Plano de Verificação; Python, C/C++, BASH e TCL script; Proatividade, Trabalho em equipe. Desejável conhecimentos em: Linux, Git , CI/CD	2	30h	R\$ 1.500	10	10/07/2026

PD&I-QT-N3-68	PD&I QUANTUM - Nível 3	Graduado em Engenharia de Computação, Ciência da Computação, Engenharia Elétrica e afins	<p>Projeto RTL ou Verificação Funcional e UVM para FPGA/ASIC digital; SystemVerilog (ou HDL equivalente); Arquitetura, Organização e Projeto de Computadores; Aritmética ponto flutuante/ponto fixo (notação Qm.n); Síntese FPPA/ASIC e análise de tempo estática (STA) ou Cobertura de código e Test de regressão; Documentação de projeto de hardware ou Plano de Verificação; Python, C/C++, BASH e TCL script; Proatividade, Trabalho em equipe.</p> <p>Desejável conhecimentos em: Linux, Git , CI/CD</p>	1	40h	R\$ 5.500	10	10/07/2026
PV-QT-N1-19	PV QUANTUM - Nível 1	Doutorado em Engenharia Elétrica, com 15 anos de experiência docente e/ou em pesquisa em teoria da informação, codificação em sistemas clássicos e quânticos.	Teoria da informação aplicada a sistemas clássicos e quânticos; codificação de canal e de fonte; códigos corretores de erro; comunicações e sistemas de telecomunicações; codificação em wavelets; confiabilidade de sistemas; otimização de desempenho; modelagem probabilística; informação quântica e comunicação quântica	1	08h	R\$ 4.000	10	10/07/2026

Assinado eletronicamente por:
Valéria Loureiro da Silva
CPF: ***.244.398-**
Data: 29/05/2026 10:38:51 -03:00



Valéria Loureiro da Silva
**Coordenadora do Centro de Competência
Embrapii CIMATEC em Tecnologias Quântica**



MANIFESTO DE ASSINATURAS



Código de validação: HJGPA-PBFWE-5J8HF-4G62H

Esse documento foi assinado pelos seguintes signatários nas datas indicadas (Fuso horário de Brasília):

- ✓ Valéria Loureiro da Silva (CPF *****.244.398-****) em 29/05/2026 10:38 - Assinado eletronicamente

Endereço IP	Geolocalização
189.94.21.226	Lat: -12,937700 Long: -38,387723
	Precisão: 9 (metros)
Autenticação	valeria.dasilva@fieb.org.br
Email verificado	
8UxH72vCuE3MFBW3L86GK1L0r73eFJn0Rh2+P8TdA9Y=	
SHA-256	

Para verificar as assinaturas, acesse o link direto de validação deste documento:

<https://assinatura.senaibahia.com.br/validate/HJGPA-PBFWE-5J8HF-4G62H>

Ou acesse a consulta de documentos assinados disponível no link abaixo e informe o código de validação:

<https://assinatura.senaibahia.com.br/validate>